JP360003121A

DOCUMENT-IDENTIFIER: JP 60003121 A

TITLE: TREATING PROCESS OF SEMICONDUCTOR WAFER

PUBN-DATE: January 9, 1985

INVENTOR - INFORMATION:

NAME

SATO, HIDEAKI

ASSIGNEE-INFORMATION:

NAME

COUNTRY N/A

OKI ELECTRIC IND CO LTD

APPL-NO: JP58110215

APPL-DATE: June 21, 1983

INT-CL (IPC): H01L021/02, H01L021/304

US-CL-CURRENT: 257/E21.002, 438/974 , 438/FOR.457

ABSTRACT:

PURPOSE: To enable to remove surely static electricity from a semiconductor

wafer even when static electricity is of a high voltage by a method wherein

directly before the semiconductor wafer is to be put in a semiconductor

manufacturing device, ionized air is blown against the wafer.

CONSTITUTION: A spin dryer 11 is set up in a clean bench 12, and down

flowing air 13 is ionized. At this case, air 13 ionized directly before wafers

14 and jigs 15 are to be put in the $\frac{dryer}{11}$ is blown against the wafers 14 and

the jigs 15 to remove static electricity thereof. Static electricity thereof

is removed similarly when the wafers 14 and the jigs 15 are taken out from the

dryer 11. Therefore, the wafers 14 and the jigs 15 can be prevented

he year he so deeper.

from attraction of dust. Moreover air is ionizable easily. Accordingly, removal of static electricity can be attained effectively by using the $\underline{ionized}$ \underline{air} 13 $\underline{thereof}$.

COPYRIGHT: (C) 1985, JPO&Japio

(19) 日本国特許庁 (JP)

① 特許出願公開

⑫公開特許公報(A)

昭60-3121

⑤Int. Cl.⁴ H 01 L 21/02 21/304 識別記号

庁内整理番号 6679-5F D 7131-5F ❸公開 昭和60年(1985) 1月9日

発明の数 1 審査請求 未請求

(全 3 頁)

効半導体ウェハの処理方法

②特 顧 昭58-110215

②出 願 昭58(1983)6月21日

⑫発明者 佐藤秀秋

東京都港区虎ノ門1.丁目7番12

号沖電気工業株式会社内

切出 願 人 沖電気工業株式会社

東京都港区虎ノ門1丁目7番12

号

四代 理 人 弁理士 菊池弘

明 細 型

1. 発明の名称

半導体ウェハの処理方法

2. 特許請求の範囲

半導体装置の製造に用いられる装置に半導体ウェハを挿入する直前で、イオン化したエアーを前配ウェハに吹きつけて静電気を除去することを特徴とする半導体ウェハの処理方法。

3. 発明の詳細な説明

(技術分野)

との発明は半導体ウェハの処理方法、詳しくは 半導体ウェハに帯電している静電気を除去する方 法に関するものである。

(従来技術)

半導体ウェハは静電気を帯びやすいが、従来は、 との静電気の絵去については関心がもたれていな かつた。したがつて、ウェハの洗浄・乾燥後、外 気からの浮遊臨埃の付着があつたり、熱処理装置 など、石英製の炉心管やボートを有する装飾にお いて、石英粉末などの浮遊臨埃がウェハに付粉し て良質な膜形成が困難になるなどの欠点があつた。 そとで、最近、ウェハ洗剤袋の乾燥工程を行う

しかるに、イオン化した N3ガス1 を、スピンドライヤ内でウェハ3 およびウェハ治具 4 に吹き付ける方法では、高速回転によりスピンドライヤ内のエアが外方向へ拡がるため、高電圧の静電気には効果が譲渡する。また、不活性 N3ガス1 を用いる方法では、このガス1 がイオン化されにくいか

ら、やはり効果的な除覚を施すことができない。 (発明の概要)

この発明は上記の点に鑑みなされたもので、たとえ高電圧の静電気であつても、充分効果的にウェハ上の静電気を除去することができる半導体ウェハの処理方法を提供することを目的とする。

この発明の半導体ウェハの処理方法は、半導体 装置の製造に用いられるスピンドライヤや熱処理 炉などの装置に半導体ウェハを挿入する直前で、 したがつて、その装置の外部で、イオン化したエ アーを前記ウェハに吹き付けることにより静電気 を除去するものである。

ととで、周知のようにエアーをイオン化するということは、放電によりエアー中に電荷を発生させることである。したがつて、そのイオン化したエアーを静気気を帯びたウェハに吹き付ければ、 前記電荷でその静風気を中和できる。

以下との発明の実施例を図面を参照して説明する。

気除去を効果的に行い得る。また、第1の契施例では、前記イオン化したエアー13をスピンドライヤ11の外部でウエハ14かよびウェハ沿具15に吹き付けるととになる。したがつて、スペインドライヤ11の動作に影響されずに効率よくイオン化したエアー13を吹き付けることができる。 電圧の静電気であつても確実に除去することができる。

第3 図はとの発明の第2 の実施例を説明するための図である。との第2 の実施例では、熱処理炉(以下炉心管という)2 1 にウェハ2 2 およびウェハ支持具(以下ボートという)2 3 を挿入する工程直前に、イオン化したエアー2 4 を前配ウェハ2 2 およびポート 2 3 に吹き付けて、これらの静電気を除去する。

すなわち、炉心管21に挿入されるウェハ22 は、炉心管21やボート23と共に石英製であり、 挿入時に互いに擦り合わされると、摩擦により臨 埃を発生する。また、CVD装置などでは、排気。 まず、第2図を用いてこの発明の第1の実施例について述べる。第1の実施例では、スピンドライヤ11をクリーンペンチ12内に設置し、クリーンペンチ12のダウンフローのエアー13をイオン化する。

との第1の実施例では、ウェハ14をよびる直が の実施例では、ウェハ14をよするイヤ11に挿入のでは、クリーンチ12のダウンスのウェック・シャックのチウンスがウェックをでは、ウェックをできない。したがウェックをできない。

て、とのイオン化されたエアー13を用いて静態

パージ系を有する装置があり、これも廃埃発生の 根源となる。したがつて、もしウエハ22が帯電 していると、このウェハ22に臨埃が強く吸滑さ れてしまい、半導体製造において高い歩留りを得 るととは困難となる。そとで、この第2の実施例・ では炉心管21へ挿入する直前にウェハ22およ びポート23の静電気を除去するようにしたもの であり、とのようにすれば、挿入前後は勿論、前 述した炉心管21内での浮遊區埃、石英粉末のウ エハ22をよびポート23への付着を最小限に抑 えることができ、半導体製造において高い歩留り (膜質、製品歩留り)を得るととができる。そし て、この第2の実施例においてもイオン化したエ アー24を用いて、炉心管21の外部で静電気除 去を行うようにしたので、第1の実施例と同様に 効率よく静電気を除去するととができるものであ る。

まお、上記の第1,第2の実施例は単に一例に すぎない。との発明はイオン注入,蒸着,エッチ ング,ホトリンなど半導体製造ライン全搬の各工 程において適用することができる。

(発明の効果)

以上静述したようにこの発明の半導体ウェハの 処理方法によれば、たとえ高電圧の静電気であつ ても、充分効果的にウェハ上の静電気を除去する ことができる。

4. 図面の簡単な説明

第1図は除電対策を施した従来のスピントライヤを示す概略図、第2図はこの発明の半導体ウェハの処理方法の第1の実施例を説明するための概略図、第3図はこの発明の第2の実施例を説明するための概略図である。

11…スピンドライヤ、13,24…イオン化 したエアー、14,22…ウエハ。

帶 許 出 顧 人 沖 電 気 工 薬 株式会社

代理人 弁理士 菊 礼



